PATENT ABSTRACTS OF JAPAN

(11)Publication number:

07-201280

(43) Date of publication of application: 04.08.1995

(51)Int.CI.

H01J 11/02 H01J 11/00

(21)Application number : 06-000077

(71)Applicant: FUJITSU LTD

(22)Date of filing:

05.01.1994

(72)Inventor: UZUMAKI TAKUYA

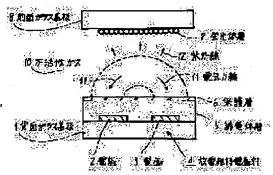
TANAKA ATSUSHI

(54) SECONDARY ELECTRON EMITTING MATERIAL FOR PLASMA DISPLAY

(57)Abstract:

PURPOSE: To form a highly precise panel by using fluorinated magnesia as the secondary electron emitting material to form a protective layer of a dielectric layer to drop the discharge starting voltage.

CONSTITUTION: In a plasma display panel of surface discharge type, a protective layer 6 to protect a dielectric layer 5 covering discharge keeping electrode couple 4 is formed of fluorinated magnesia expressed by MgO1-x-yFy (where, $0 \le x \le 1$, $0 \le y \le 1$)). The fluorinated magnesia can emit a large amount of secondary electron, and drop the discharge starting voltage. The material of this protective 6 substitutes a part of O-atom position of the lattice to form MgO ion crystal by F-atom, and is stable with the lapse of time because the localized level can be made by controlling the valence.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection

[Date of extinction of right]

		· ·

Copyright (C); 1998,2003 Japan Patent Office

			,	

(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平7-201280

(43)公開日 平成7年(1995)8月4日

(51) Int.Cl.⁶ H 0 1 J 11/02 職別記号 庁内整理番号

FΙ

技術表示箇所

11/00

B K

審査請求 未請求 請求項の数1 OL (全 3 頁)

			· · · · · · · · · · · · · · · · · · ·
(21)出願番号	特願平6-77	(71)出願人	000005223 富士通株式会社
(22)出顧日	平成6年(1994)1月5日		神奈川県川崎市中原区上小田中1015番地
		(72)発明者	渦巻 拓也 神奈川県川崎市中原区上小田中1015番地 富士通株式会社内
		(72)発明者	田中 厚志 神奈川県川崎市中原区上小田中1015番地 富士通株式会社内
		(74)代理人	弁理士 井桁 貞一
	•		
		ĺ	

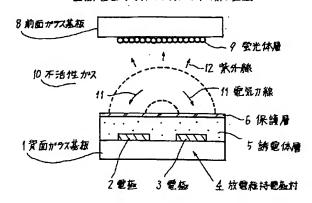
(54) 【発明の名称】 プラズマディスプレイ用の二次電子放出材料

(57)【要約】

【目的】 プラズマディスプレイ用の二次電子放出材料 に関し、放電開始電圧の低下を目的とする。

【構成】 背面ガラス基板上に放電維持電極対と誘電体層と該誘電体層の保護層とが積層してあり、また、前面ガラス基板の裏面には蛍光体層があり、該両基板間に放電により紫外線を発生する不活性ガスを封じて構成される面放電型のプラズマディスプレイパネルにおいて、放電維持電極対を被覆してある誘電体層を保護する保護層をMgO_{1-x-V} F_v (但し、0 < x < 1 0 < y < 1)の一般式で表される弗素化マグネシヤで構成する。

面放電型プラズマディスプレイの原理図



【特許請求の範囲】

【請求項1】 背面ガラス基板(1)上に放電維持電極 対(4)と誘電体層(5)と該誘電体層(5)の保護層 (6)とが積層してあり、また、前面ガラス基板(8) の裏面には蛍光体層(9)があり、該両基板(1,8) 間に放電により紫外線を発生する不活性ガス(10)を封 じて構成される面放電型のブラズマディスプレイパネル において、前記保護層(6)が二次電子放出材料よりな り、次の一般式で表される弗素化マグネシヤよりなると とを特徴とするプラズマディスプレイ用の二次電子放出 10 材料。

1

 MgO_{1-x-y} F_y 但し、0 < x < 1 0 < y < 1

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明はAC型プラズマディスプ レイパネルにおいて誘電体層の保護層を形成する二次電 子放出材料の改良に関する。

【0002】プラズマディスプレイ(以下PDP)には 直接放電形(DC形PDP)と間接放電形PDP(AC 20 層をイオン衝撃による破壊から守るために保護層が必要 形PDP)とがあるが、PDPは大画面化が容易なこ と、自発光型で表示品質が良いこと、応答速度が速いな どの特徴があり、また、薄型化が可能なことから、液晶 デバイス(LCD)などと共に壁掛け用のディスプレイ として着目されている。

[0003]

【従来の技術】図1は一般に使用されており面放電型を とるAC形PDPの原理図であって、背面ガラス基板1 の上には二つの電極2.3を組とする放電維持電極対4 がパターン形成されており、この放電維持電極対4はガ 30 ラスよりなる誘電体層5で被覆されており、更に、この 誘電体層5はマグネシヤ(MgO)よりなる薄い保護層6 により保護されている。

【0004】一方、前面ガラス基板8の裏面には蛍光体 層9がパターン形成れれており、この前面ガラス基板8 と背面ガラス基板 1 は数10 μm の細隙を隔て、対向して おり、その間に放電により紫外線を発生する不活性ガス 10が減圧封入されている。

【0005】そして、放電維持電極対4を形成している 電極2と電極3との間にAC電圧を加え、これが放電開 40 始電圧(V,)に達すると、両極の間に円弧状に生ずる 電気力線11により不活性ガス10が電子とイオンに解離 し、これが再結合する際に紫外線を発生するが、その紫 外線12の照射を受けて蛍光体層9が発色するのを利用し てディスプレイが行なわれている。

【0006】と、で、不活性ガス10としては例えば、ネ オン(Ne)とキセノン(Xe)との混合ガスやヘリウム (He) とキセノン (Xe) との混合ガスなど放電の際に紫 外線を多く発生する材料が使用されており、誘電体層 5 の形成材料としては酸化鉛(PbO)系のガラスが、また 50 Cることから、二次電子放出比 (γ)が増加することが

保護層6の形成材料としてとしてはマグネシヤ (MqO) が用いられている。

【0007】といで、誘電体層5の上に保護層6を設け る理由は放電により生じたイオンの衝突による誘電体層 5の破壊を防ぐためであり、このようにしてPDPが形 成されている。

[8000]

【発明が解決しようとする課題】AC型PDPの課題は 画素を小さくすること、すなわち、放電維持電極対の電 極間距離を縮小することが必要で、その方法を見出すこ とが課題である。

[0009]

【課題を解決するための手段】上記の課題はAC型PD Pにおいて、放電維持電極対を被覆してある誘電体層を 保護する保護層を MqO_{1-x-v} F_v (但し、0 < x < 1, 0<y<1)の一般式で表される弗素化マグネシャで構 成することにより達成することができる。

[0010]

【作用】AC型PDPにおいてはガラスよりなる誘電体 であり、MgOが使用されているが、この保護層の必要条 件はイオン衝撃に強い以外に二次電子放出比(γ)の大 きなことである。

【0011】その理由は、放電開始電圧(V,)に達し て不活性ガスが電離して生じたイオンは保護層に衝突し て内部深く浸入し、この運動エネルギーを受けて衝突し た材料から二次電子の発生が起こるが、PDPの放電開 始電圧(V。)を下げるためにはこの二次電子発生量の 多い材料ほど良い。

- 【0012】然し、材料の内部で発生した二次電子は表 面にまで移動する過程でエネルギーの消費が生ずること から、なるべく大きなエネルギーをもったま、表面に到 **達することが必要で、そのためには保護層が、**
 - ⑤ 電子親和力の小さな材料からなること、
 - ② 材料の禁止帯幅 (エネルギーギャップ) の大きなと と、すなわち、価電子帯の電子と作用する確率が少ない

が必要であり、この点から酸化ランタン(La,O,), 酸化セリウム(CeO),MgOなどの候補の中から禁止帯 幅が7 eVと大きいMgOが選ばれて使用されている。

【0013】このようにして、保護層の形成材料として MqOが使用されているが、PDPの電極間距離を更に縮 小するためには更に二次電子放出比(γ)を大きな材料 を使用して放電開始電圧(V,)を下げる必要があり、 その方法の一つとしてMgOに酸素欠陥を導入することが 考えられる。

【0014】 このようにすると、エネルギーバンドモデ ルにおいて、禁止帯に多数の局在準位が存在するように なり、この準位からイオンの基底準位に電子の遷移が起 3

期待できる。

【0015】事実、MqOよりなる保護層を電子ビーム蒸 着法で形成する際に、基板加熱を行ないながら形成する 場合に較べ、室温で形成する場合の方が放電開始電圧

(V,)が低下することが確認されている。然し、この ようにして形成したPDPの保護膜は経時的に不安定で あって、放電時間が増すに従って放電維持電圧が変化す る。

【0016】そこで、本発明はMgOの不安定性を無く し、且つ放電開始電圧(V,)を下げる方法としてMgO 10 を構成する酸素(O)の一部を弗素(F)で置換するも ので、この場合は酸素欠陥ではなく、MgOイオン結晶を 形成する格子の〇原子位置の一部をF原子で置換するも ので、〇欠損により禁止帯に局在準位を作るのではな く、原子価制御により局在準位を作ることから、経時的 にも安定である。

[0017]

【実施例】図2は実験に使用したPDPの断面図であっ て、厚さ2 mm のガラス基板13の上に真空蒸着法と写真 触刻法により銅(Cu)よりなる電極14をパターン形成した 20 後、ガラスを20µm の厚さに形成して電極14を被覆する 誘電体層5を形成した後、この上に電子ビーム蒸着法に よりMgO1-x-v F、よりなる保護層6を形成した。

【0018】その方法はMgOの単結晶粒とMgF,の単結 晶粒とを10:1の重量比で銅(Cu)製の水冷坩堝に入れ て、ガラス基板13を150 ℃に加熱した状態で蒸着を行な い、厚さが300mmの保護層6を形成した。

【0019】一方、対極として、厚さが2 mm のガラス 基板18の上に先と同様に真空蒸着法と写真蝕刻法により 銅(Cu)よりなる電極17をパターン形成した後、ガラスを 30 12 20μm の厚さに形成して電極17を被覆する誘電体層15を米

*形成した後、この上に先と同様に電子ビーム蒸着法によ りMgO1-x-v F、よりなる保護層16を形成し、この二つ のガラス基板13,14 を30μm の間隔をおいて対向せしめ てセルを作り、この中にNe-Xe 混合ガスを供給して封入 し、AC型PDPを形成した。

【0020】そして、電極端子19,20の間に10KHzの電 圧を印加し放電開始電圧(V,)を測定したところ80V で放電を開始し、また、1500時間を経過しても放電維持 電圧の変動は認められなかった。一方、保護膜としてMg Oを使用した従来構造のPDPの放電開始電圧(V,) は少なくとも90Vは必要である。

[0021]

【発明の効果】本発明の実施によりAC型PDPにおい て放電開始電圧(V,)を下げることができ、これによ り従来よりも髙精細なパネル形成が可能になった。

【図面の簡単な説明】

【図1】 面放電型プラズマディスプレイの原理図であ る。

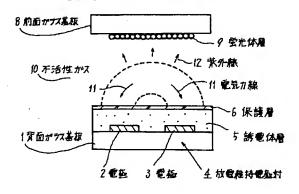
【図2】 実験に使用したプラズマディスプレイの構造 である。

【符号の説明】

1				背面ガラス基板
2,	3,	14,	17	電極
4				放電維持電極対
5,	15			誘電体層
6,	16			保護層
8				前面ガラス基板
9				蛍光体層
10				不活性ガス
12				些外線

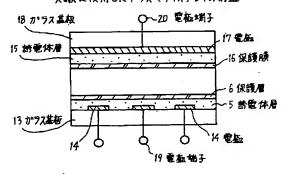
【図1】

面放電型プラスマディスプレイの原理図



【図2】

実験に使用したアラスマティスアレイの構造



This Page Blank (uspto)